

== 概要 ==

315-5293はSYSTEM24などに使われているLSI、オブジェクト（スプライト）ジェネレータとみられる。

== 仕様 ==



- ▶ 315-5293 (富士通)
- ▶ 160ピンQFP
  - ▶ 5V単一電源

== 315-5293 ピンアサイン ==

アドレスバス、データバスのビット番号は間違っている可能性があります。

デュアルポートRAM Aグループ：IC35～40（基板：837-6442-01(171-5553-01)の場合）

デュアルポートRAM Bグループ：IC29～34（基板：837-6442-01(171-5553-01)の場合）

端子番号	I/O	端子名称	端子機能
1	-	VSS	0V
2			
3	?	?	不明。テストパッド接続のみ
4	?	?	不明。テストパッド接続のみ
5	?	?	不明。テストパッド接続のみ
6	?	?	不明。テストパッド接続のみ
7			
8	I/O	D3	ホストI/F データバスD3
9	I/O	D2	ホストI/F データバスD2
10	-	VSS	0V
11	I/O	D1	ホストI/F データバスD1
12	I/O	D0	ホストI/F データバスD0
13			

14			
15			
16			
17			
18			
19			
20	-	VDD	+5V電源
21			
22			
23	?	?	不明
24	?	?	不明
25	?	?	不明
26			
27			
28			
29			
30	-	VSS	0V
31			
32			
33			
34			
35			
36			
37			
38			
39			
40	-	VDD	+5V電源
41	-	VSS	0V
42			
43			
44			
45			

46			
47			
48			
49			
50	-	VSS	0V
51			
52			
53			
54			
55			
56			
57			
58			
59	-	VSS	0V
60	-	VDD	+5V電源
61			
62	O	FB_B_A6	デュアルポートRAM_Bグループ アドレスバスA6
63	O	FB_B_A5	デュアルポートRAM_Bグループ アドレスバスA5
64	O	FB_B_A4	デュアルポートRAM_Bグループ アドレスバスA4
65	O	FB_B_A3	デュアルポートRAM_Bグループ アドレスバスA3
66	O	FB_B_A2	デュアルポートRAM_Bグループ アドレスバスA2
67	O	FB_B_A1	デュアルポートRAM_Bグループ アドレスバスA1
68	O	FB_B_A0	デュアルポートRAM_Bグループ アドレスバスA0
69	O	FB_BC_A7	デュアルポートRAM_BグループC アドレスバスA7
70	-	VSS	0V
71	O	FB_BB_A7	デュアルポートRAM_BグループB アドレスバスA7
72	O	FB_BA_A7	デュアルポートRAM_BグループA アドレスバスA7
73	O	FB_B_ME#/WE#	デュアルポートRAM_Bグループ ME#/WE#信号
74	O	FB_B_CAS2#	デュアルポートRAM_Bグループ CAS2#信号
75	O	FB_B_CAS1#	デュアルポートRAM_Bグループ CAS1#信号
76	O	FB_B_CAS0#	デュアルポートRAM_Bグループ CAS0#信号
77	O	FB_B_SAS	デュアルポートRAM_Bグループ SAS信号

78	O	FB_BC_SE#	デュアルポートRAM_BグループC SE#信号
79	O	FB_BB_SE#	デュアルポートRAM_BグループB SE#信号
80	-	VDD	+5V電源
81	-	VSS	0V
82	O	FB_BA_SE#	デュアルポートRAM_BグループA SE#信号
83	O	FB_B_RAS#	デュアルポートRAM_Bグループ RAS#信号
84	O	FB_B_TR#/RD#	デュアルポートRAM_Bグループ TR#/RD#信号
85	O	FB_A_A6	デュアルポートRAM_Aグループ アドレスバスA6
86	O	FB_A_A5	デュアルポートRAM_Aグループ アドレスバスA5
87	O	FB_A_A4	デュアルポートRAM_Aグループ アドレスバスA4
88	O	FB_A_A3	デュアルポートRAM_Aグループ アドレスバスA3
89	O	FB_A_A2	デュアルポートRAM_Aグループ アドレスバスA2
90	-	VSS	0V
91	O	FB_A_A1	デュアルポートRAM_Aグループ アドレスバスA1
92	O	FB_A_A0	デュアルポートRAM_Aグループ アドレスバスA0
93	O	FB_A_RAS#	デュアルポートRAM_Aグループ RAS#信号
94	O	FB_A_TR#/RD#	デュアルポートRAM_Aグループ TR#/RD#信号
95	O	FB_A_ME#/WE#	デュアルポートRAM_Aグループ ME#/WE#信号
96	O	FB_A_CAS2#	デュアルポートRAM_Aグループ CAS2#信号
97	O	FB_A_CAS1#	デュアルポートRAM_Aグループ CAS1#信号
98	O	FB_A_CAS0#	デュアルポートRAM_Aグループ CAS0#信号
99	O	FB_A_SAS	デュアルポートRAM_Aグループ SAS信号
100	-	VDD	+5V電源
101	O	FB_AC_SE#	デュアルポートRAM_AグループC SE#信号
102	O	FB_AB_SE#	デュアルポートRAM_AグループB SE#信号
103	O	FB_AA_SE#	デュアルポートRAM_AグループA SE#信号
104	O	FB_AC_A7	デュアルポートRAM_AグループC アドレスバスA7
105	O	FB_AB_A7	デュアルポートRAM_AグループB アドレスバスA7
106	O	FB_AA_A7	デュアルポートRAM_AグループA アドレスバスA7
107	I	CLKIN_16MHz	16MHzクロック入力
108	I	CLKIN_32MHz	32MHzクロック入力
109	I	RESET#IN	リセット信号入力

110	-	VSS	0V
111			
112			
113			
114			
115			
116			
117			
118			
119	I/O?	A17	ホストI/F アドレスバスA17(接続先はA18)
120	-	VDD	+5V電源
121	-	VSS	0V
122	I/O?	A16	ホストI/F アドレスバスA16(接続先はA17)
123	I/O?	A15	ホストI/F アドレスバスA15(接続先はA16)
124	I/O?	A14	ホストI/F アドレスバスA14(接続先はA15)
125	I/O?	A13	ホストI/F アドレスバスA13(接続先はA14)
126	I/O?	A12	ホストI/F アドレスバスA12(接続先はA13)
127	I/O?	A11	ホストI/F アドレスバスA11(接続先はA12)
128	I/O?	A10	ホストI/F アドレスバスA10(接続先はA11)
129	I/O?	A9	ホストI/F アドレスバスA9(接続先はA10)
130	-	VSS	0V
131	I/O?	A8	ホストI/F アドレスバスA8(接続先はA9)
132	I/O?	A7	ホストI/F アドレスバスA7(接続先はA8)
133	I/O?	A6	ホストI/F アドレスバスA6(接続先はA7)
134	I/O?	A5	ホストI/F アドレスバスA5(接続先はA6)
135	I/O?	A4	ホストI/F アドレスバスA4(接続先はA5)
136	I/O?	A3	ホストI/F アドレスバスA3(接続先はA4)
137	I/O	D15	ホストI/F データバスD15
138	I/O	D14	ホストI/F データバスD14
139	-	VSS	0V
140	-	VDD	+5V電源
141	I/O	D13	ホストI/F データバスD13

142	I/O	D12	ホストI/F データバスD12
143	I/O?	A2	ホストI/F アドレスバスA2(接続先はA3)
144	I/O?	A1	ホストI/F アドレスバスA1(接続先はA2)
145	I/O?	A0	ホストI/F アドレスバスA0(接続先はA1)
146			
147			
148	I/O	D11	ホストI/F データバスD11
149	I/O	D10	ホストI/F データバスD10
150	-	VSS	0V
151	I/O	D9	ホストI/F データバスD9
152	I/O	D8	ホストI/F データバスD8
153	?	?	テストパッド接続のみ
154	?	?	テストパッド接続のみ
155			
156	I/O	D7	ホストI/F データバスD7
157	I/O	D6	ホストI/F データバスD6
158	I/O	D5	ホストI/F データバスD5
159			
160	-	VDD	+5V電源

== リンク ==

- ▶ [セガ\(SEGA\)](#)
- ▶ [SYSTEM24](#)

== 外部リンク ==

- ▶ [Sega System 24 hardware description Version 0.3\(03/27/03\) by Charles MacDonald 5.\) Object generator \(315-5293\)](#)